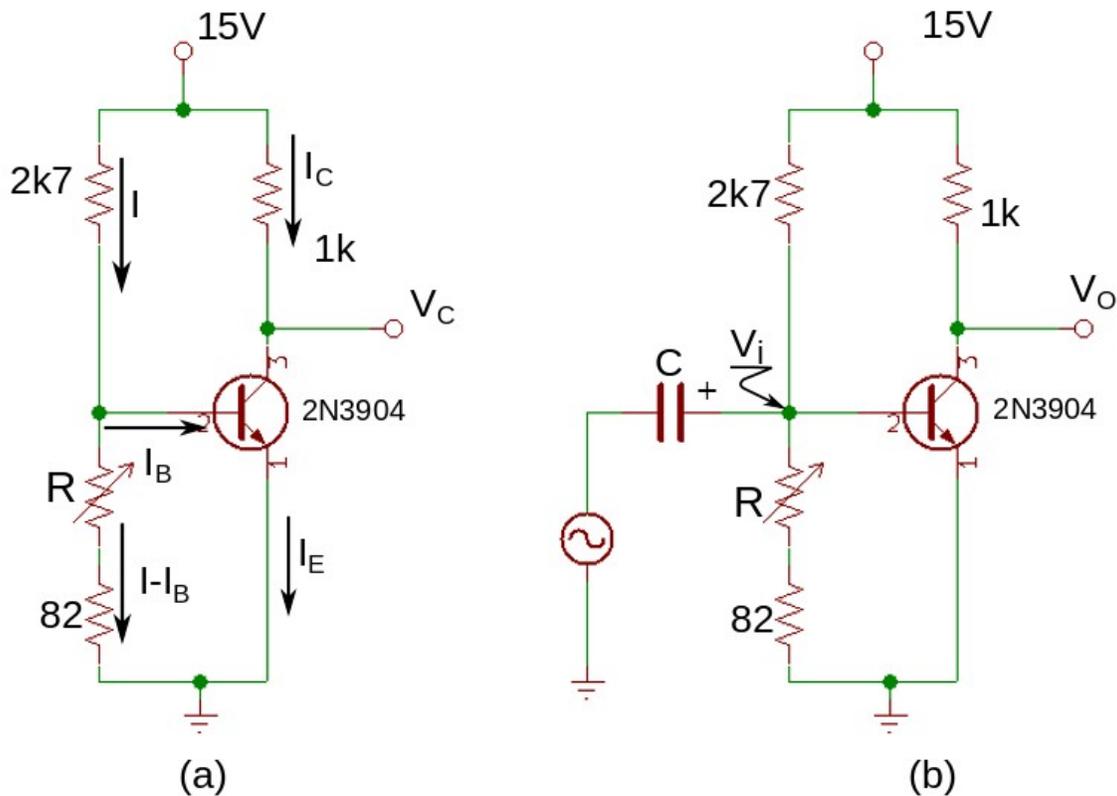


## CFC II Laboratorio. Actividad 6

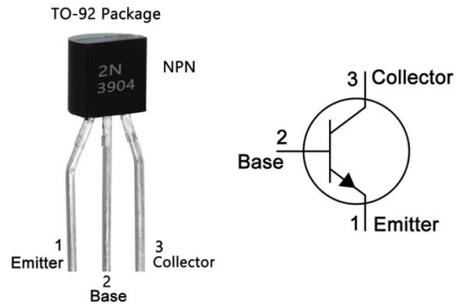
Prof. Leonardo Caballero

### RESISTENCIA INTRÍNSECA DE EMISOR

Para  $R=0$ , el transistor se encuentra en corte. ( $V_C=15V$ ). Verifique este hecho experimentalmente. Luego vaya aumentando el valor de  $R$  hasta que  $V_C$  sea  $\approx 7.5V$ . El transistor está, ahora, en la región activa. Mida la ganancia de voltaje del amplificador a 1, 10 y 20KHz aplicando una señal de entrada mediante un generador de funciones. A partir de los datos experimentales obtenidos, determine la resistencia intrínseca de emisor del transistor.



## 2N3904 Transistor Pinout



4 BAND  $1 \quad 0 \quad \times 10^3 \quad \pm 5 = 10,000\Omega = 10k\Omega \pm 5\%$



1 <sup>st</sup> DIGIT	2 <sup>nd</sup> DIGIT	3 <sup>rd</sup> DIGIT	MULTIPLIER	TOLERANCE
0	0	0	0	
1	1	1	1	±1%
2	2	2	2	±2%
3	3	3	3	±5% GOLD
4	4	4	4	±10% SILVER
5	5	5	5	
6	6	6	6	
7	7	7	7	
8	8	8	8	
9	9	9	9	

5 BAND  $1 \quad 0 \quad 0 \quad \times 10^2 \quad \pm 5 = 10,000\Omega = 10k\Omega \pm 5\%$

